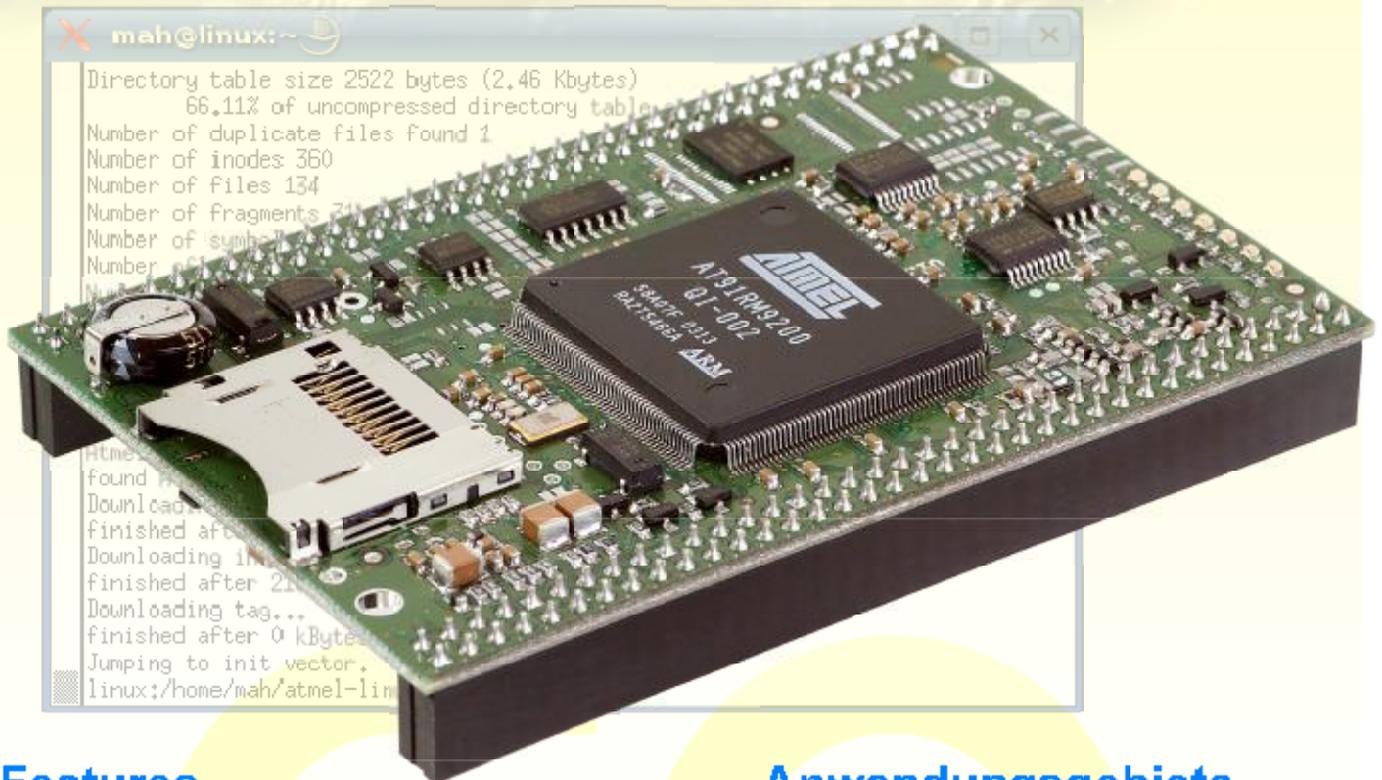


CentiPad

Embedded Linux Modul



Features

- Vollwertiger Linux Kernel 2.6
- 180 MHz ARM CPU
- Ethernet 10/100 MBit/s
- USB-Host- und -Device 12 MBit/s
- Standard Industrieschnittstellen inklusive Treiberbausteinen
- Sound 24 Bit, 96 kHz
- Entwicklungssystem unter Linux und Windows XP



Anwendungsgebiete

Messdaten

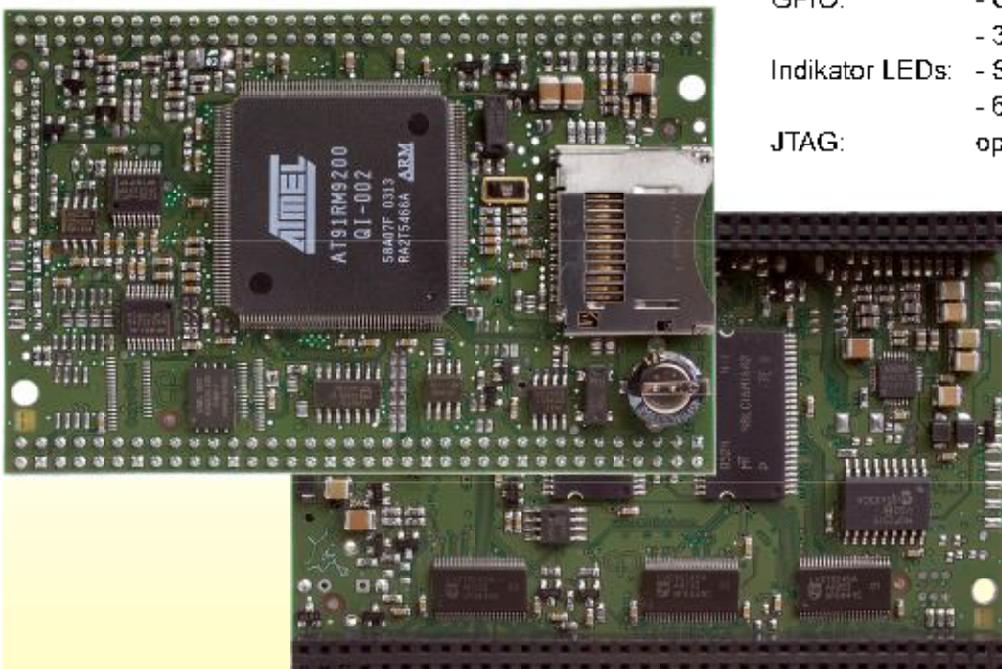
- erfassen
- vorverarbeiten
- speichern
- als Webseite darstellen
- per eMail versenden

Geräte

- steuern
- regeln
- Schnittstellenwandlung
- überwachen
- Sprachausgabe

Technische Daten

Abmessungen:	94mm x 62mm x 15mm (Höhe über Trägerplatine 17mm)	CAN-Controller:	CAN-Controller mit nachgeschaltetem Pegelwandler ermöglicht den Anschluss von CAN-Devices V_{CANH} / V_{CANL} -8V..+18V, V_{OFF} 1,5V..3,0V, max. 1MBit/s
Stecker:	zwei doppelreihige 2,54mm Steckverbinder a 72 Pin	Ethernet:	- 10/100MBit/s HD/FD PHY - automatische CrossOver Erkennung
Versorgung:	4,5V..5,5V 210mA (max. 500mA)	Serial Interface:	- TTYD: debug port, RS232 RX/TX, bootfähig - TTY0: 3,3VRS232, RX/TX/DCD/CTS - TTY1: RS232, RX/TX/DCD/CTS (optional RS485 Treiber bestückbar) - TTY2: RS232 RX/TX - TTY3: 3,3VRS232, RX/TX/DCD/CTS (statt Soundsystem)
CPU:	AT91RM9200, ARM9 @ 180MHz	SPI-Interface:	- 3.3V, MISO, MOSI, SCK - beliebige GPIOs als Chip Select verwendbar
SDRAM:	32/64MByte SDRAM	USB Host:	- USB2.0 compliant Fullspeed Hostport 12MBit/s - gibt die CentiPad Versorgungsspannung abgesichert an angeschlossenes Device weiter
DataFlash:	4/8MByte serielles DataFlash, bootfähig	USB Device:	- USB2.0 compliant Fullspeed Deviceport 12Mbit/s - ermöglicht Betrieb als 'selfpowered' oder 'buspowered' Device - bootfähig
MiniSD:	MiniSDCard-Sockel on Board, bootfähig, zusätzlich auf externem Bus	Sound:	- Voll-Duplex fähig - Stereo LineIn - Stereo LineOut - Stereo Headphone - Microphone In
EEPROM:	256kBit (andere Größen möglich), bootfähig	RTC:	- wahlweise GoldCap- oder Batterie-Pufferung - zeitgesteuertes Einschalten
Externer Bus:	- Daten-/Adress-/Control-Bus (A0..15, D0..15) - gepuffert - 5V tolerant - nur bei Zugriff aktiv (EMV-optimiert) - erweitertes 3,3V Businterface aktivierbar (A16..A22, Fast IRQ, Wait, IRQ0)	GPIO:	- GPIO0..5, wahlweise In/Out - 3,3V kompatibel
TWI:	- Two-Wire Interface - einstellbar 3,3V oder kompatibel zu externem Signalpegel von 3,3V..5V	Indikator LEDs:	- System Aktiv LED - 6 Anzeige LEDs an GPIO 0..5
TWI-Pad:	- 8pin SOIC Pad. mit Anschlüssen. z.B. zur Aufnahme eines weiteren TWI-Device oder eines AVR-ATtiny13	JTAG:	optional bestückbarer JTAG-Stecker
Speaker:	- GPIO-Port mit Open-Drain-Transistor, z.B. zum Anschluss eines Piezo-Signalgebers		
PortX:	- zwei GPIO-Signale, kompatibel zu einer peripheren Signalspannung von 3,3V..12V		
1-Wire:	1-Wire-Bus-Controller ermöglicht den Anschluß von 1-Wire Devices		



CP
CentiPad

Originalgröße

